

L54 8x1Bit Register

Anwendung: Abspeichern der Overflow-Signale des 8Kanal-4Bit-Zählers L78.

Funktion: Das Register enthält 8 schnelle Speicher-FlipFlops mit getrennten Setzeingängen und zentralem Rücksetzeingang.
Im gesetzten Zustand ist der Ausgangspegel auf 0-Potential, sonst auf +6V.

Eingangssignale: NIM-Pegel für alle acht Setz-Eingänge;
log.0 = 0V;
log.1 = Setzen = -0.8V;
Eingangsimpedanz ca.50Ω;
minimale Pulsbreite ca.5nsec.

Ausgangssignale: log.0 = +6V (Innenwiderstand = 390Ω);
log.1 = ≥0.4V

Zentraler Reset: Ein Eingang für pos.Pulse; AC-gekoppelt;
Amplitude ≥3V;
Flanke ≥100nsec.;
minimale Pulsbreite 10nsec.
Ein Eingang für NIM-Signale ≥5sec.Dauer;
Taste für manuellen Reset.
Ein Ausgang; NIM-Pegel;
Ausgangsstufe = Emitterfolger.

Aufbau: 1/12NIM-Kassette; Lemo-Buchsen.

Gesamtstromaufnahme: +6V ...mA
-6V ...mA